

Stéphane GABOURIN

Adresse : 76, chemin du mortier, 73230 Saint Alban-Leysse, FRANCE

Né le: 14 Juin 1981

Téléphone: 06-32-19-34-49

E-mail : stephane_gabourin@yahoo.fr

Page perso : <http://stephane.gabourin.free.fr>



FORMATION

Etudes

2007 : Doctorat en physique et électronique

Au CERN (Centre Européen pour la Recherche Nucléaire), section AT-ACR-IN.

Etude et modélisation du comportement d'un FPGA sous irradiations à débits de dose et températures contrôlés.

2004 : Diplôme d'ingénieur en Physique Appliquée et instrumentation (PAI)

A l'Ecole Supérieure d'Ingénieurs d'Annecy (ESIA), aujourd'hui Polytech Savoie.

Master sciences et technologies mention « systèmes intelligents » option mécatronique « systèmes et matériaux ».

2001 : DEUG MIAS (Mathématique Informatique et Application aux Sciences)

1999 : BAC Scientifique option maths (mention Bien)

Compétences

Gestion de projets à Polytech Savoie

➤ En monôme : projet 120h : modélisation de la localisation des chocs d'une bille sur des films piézo-électriques matricés

➤ En binôme : projet 24h : conception d'un circuit d'acquisition pour un capteur à boucle de courant 4-20 mA

➤ Groupe de 4 : Organisation et animation d'une conférence "l'innovation dans l'automobile" (2 intervenants extérieurs)

Physique

Electromagnétisme

Optique

Microcontrôleur

Relativité restreinte

Instrumentation

Thermodynamique

Capteurs

Détecteurs

Physique du solide

Cristallographie

Electronique

Cryogénie

Métallurgie

Chaîne d'acquisition

Interactions ray-mat

Informatique et programmation :

Windows

Office

LabVIEW

C/C++/C++Builder

Turbo Pascal /Delphi

VHDL

SQL et HTML (notions)

Langues :Anglais (TOEIC : 800/990)

notions d'espagnol

japonais élémentaire

Autres : Communication, Economie, Droit (du travail, international, du brevet).

EXPERIENCE PROFESSIONNELLE

2004 : CERN (3 ans) : Thèse. Modélisation du comportement de circuits intégré FPGA d'Actel en fonction des radiations et de la température. Les FPGA sont utilisés sur les cartes électroniques pour le LHC étudiées pendant mon stage ingénieur.

2004 : CERN (5 mois) : Stage Ingénieur. Caractérisation de circuits électroniques résistants aux radiations pour la mesure de la température et de la pression dans le futur accélérateur de particules (LHC).

2003 : Auto Distribution 73 (6 semaines) : Chargé de gérer toute la réception de pièces automobiles de différents équipementiers (Valéo, Bendix,...) et de les redistribuer vers 8 dépôts répartis en Savoie. Gestion informatique de stock.

2002 : Centre de Méthode Champenoise (1 mois) : Stage ouvrier, travail sur une chaîne de production.

2001 : Stage au Laboratoire d'Annecy-le-Vieux de Physique des Particules (LAPP) (1 mois 1/2) :

Recherche bibliographique et rapport sur le projet EUSO (Extreme Universe Space Observatory).

INTERETS

➤ Sports : Judo (12 ans), vélo de route (Genève-Cacovie), montagne (marche et course), ski alpin et ski de fond, parapente, escalade.

➤ Programmation : Jeux en Pascal avec interfaces graphiques (morpion, serpents, pentomino,...)

Projets LabVIEW (Bibliothèque pour Excel, étude des fréquences d'un piano, résolution de sudokus,...)

➤ Musique : Piano et saxophone.